

(19) 世界知的所有権機関 国際事務局





(43) 国際公開日 2004 年6 月17 日 (17.06.2004)

PCT

(10) 国際公開番号 WO 2004/051290 A1

(51) 国際特許分類7:

G01R 31/02

(21) 国際出願番号:

PCT/JP2003/015290

(22) 国際出願日:

2003年11月28日(28.11.2003)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ: 特願 2002-382813

2002年11月30日(30.11.2002) JP

特願 2003-436043

2003年11月28日(28.11.2003) JP

(71) 出願人(米国を除く全ての指定国について): オー・エイチ・ティー株式会社(OHT INC.)[JP/JP]; 〒720-2103 広島県 深安郡 神辺町字西中条 1 1 1 8 番地の 1 Hiroshima (JP).

(72) 発明者; および

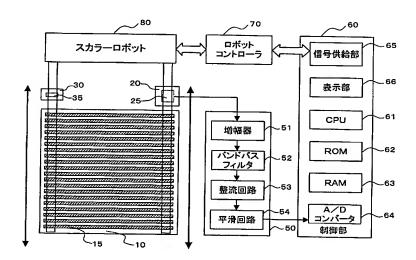
(75) 発明者/出願人 (米国についてのみ): 山岡 秀嗣 (YAMAOKA,Shuji) [JP/JP]; 〒720-0837 広島県 福山市 瀬戸町地頭分 6 9 3 - 9 Hiroshima (JP). 羽森 寛 (HAMORI,Hiroshi) [JP/JP]; 〒721-0907 広島県 福山市 春日町 1-2-1 8-3 0 2 Hiroshima (JP). 石岡 聖悟 (ISHIOKA,Shogo) [JP/JP]; 〒720-2124 広島県 深安郡神辺町大字川南 8 2 7-3 Hiroshima (JP).

(81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU,

[続葉有]

(54) Title: CIRCUIT PATTERN INSPECTION DEVICE AND CIRCUIT PATTERN INSPECTION METHOD

(54) 発明の名称: 回路パターン検査装置及び回路パターン検査方法



- 80...SCALAR ROBOT
- 70...ROBOT CONTROLLER
- 51...AMPLIFIER
- 52...BAND PASS FILTER
- 53...RECTIFICATION CIRCUIT
- 54...SMOOTHING CIRCUIT
- 60...CONTROL SECTION
- 65...SIGNAL SUPPLY SECTION
- 66...DISPLAY SECTION
- 64...A/D CONVERTER

(57) Abstract: There is provided a circuit inspection device capable of reliably and easily detecting a defect of a circuit board. An inspection object pattern having at least an end portion arranged in rows is inspected as follows. An inspection signal supply electrode (35) and an inspection signal sensor electrode (25) are moved across the pattern while maintaining a predetermined distance from the pattern at both end portions of the inspection object pattern (15), thereby detecting an inspection signal supplied to the inspection object pattern (15) by the capacity coupling from the supply electrode (35) by using the sensor electrode also capacity-coupled with the inspection object pattern. When the detected signal value is less than a predetermined range, it is judged that a pattern disconnection has occurred. When the detected signal value is greater than the predetermined range, it is judged that a pattern shortcircuit has occurred.

ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (広域): ARIPO 特許 (BW, GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア特許 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ特許 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI,

FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

一 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約:確実且つ容易に回路基板の不良を検出できる回路検査装置を提供する。【解決手段】少なくとも端部が列状に配設された検査対象パターンを検査する際に、検査対象パターン15の両端部にパターンと所定距離離間させた状態を保ちつつ検査信号供給電極35と検査信号検出センサ電極25をパターンを横切るように移動させ、供給電極35から容量結合により検査対象パターン15に供給された検査信号を同じく検査対象パターンと容量結合されたセンサ電極で検出し、検出信号値が所定範囲より下がった場合にはパターン断線、検出信号値が所定範囲より大きかった場合にはパターン短絡と判断する。

明細書

回路パターン検査装置及び回路パターン検査方法

5 技術分野

15

25

本発明は、基板上に形成された導電パターンの良否を検査可能な回路パターン検査装置及び回路パターン検査方法に関するものである。

背景技術

10 基板上に導電パターンを形成してなる回路基板を製造する際には、基板上に形成した導電パターンに断線や、短絡がないかを検査する必要があった。

従来から、導電パターンの検査手法としては、例えば、特許文献1のように、導電パターンの両端にピンを接触させて一端側のピンから導電パターンに電気信号を給電し、他端側のピンからその電気信号を受電することにより、導電パターンの導通テスト等を行う接触式の検査手法(ピンコンタクト方式)が知られている。電気信号の給電は、金属プローブを全端子に立ててここから導電パターンに電流を流すことにより行われる。

20 このピンコンタクト方式は、直接ピンプローブを接触させるために、 S / N 比が高いという長所を有する。

しかしながら、近年では、導電パターンの高密度化により、接続用配線ピッチも細密化しており、 50μ mを下回るものも登場してきている。狭ピッチ多本数のプローブで構成されるプローブカードは製造コストが高い。

また同時に、配線パターンが異なるごとに(検査対象ごとに)使用に

10

15

20

応じた新たなプローブカードを製作しなければならなかった。このため、検査コストが高くなり電子部品の低コスト化に対して大きな障害となっていた。

また、微細な構造上プローブカードは脆弱であり、実際の使用に当たっては常に破損の危険性を考慮する必要があった。

このため、特許文献2に示すような、検査対象の導体パターンの一端にピンプローブを直接接触させて交流成分を含む検査信号を印加し、他端のプローブでは導体パターンに接触させずに所定の間隔離反させた状態に位置決めし、容量結合を介して前記検査信号を検出する接触-非接触併用方式も提案されていた。

この接触ー非接触併用方式は、パターン線の他端のプローブはピンプローブにようにパターンに直接接触させる必要がないので、位置決め精度を粗くできる。更に、非接触部を複数のパターン線について共通化できるので、プローブの本数を削減できる。そのために導電パターンの間隔が微細な場合にも対応可能である。

特開昭62-269075号

特開平11-72524号公報

しかしながら、上記接触ー非接触併用方式は、導電パターンの両端部位置に配設するプローブやプローブからの検出信号処理などは、導電性パターンの配設間隔に従って設けられているため、導電パターンの形状はあらかじめ決められた一種類であり、導電パターンが異なれば治具もまたパターンに合わせて製作する必要があった。

また、上記接触ー非接触併用方式で、ピンプローブを直接接触させる 検査対象の導体パターンの一端も細密化しており、ピンプローブが接触 25 させることが困難になってきている。また、ピンプローブを接触させる ことでの検査対象の導体パターンが破損する危険性も避けられなかった

発明の開示

5

10

15

20

25

本発明は上記従来技術の課題を解決することを目的としてなされたもので、精細な配線パターンを、簡単な構成で、かつ配線パターンの変更にも対応できる検査装置及び検査方法を提供することにある。係る目的を達成する一手段として、例えば本発明に係る一発明の実施の形態例は以下の構成を備える。

即ち、検査対象領域の両端近傍が列状に形成されている検査対象パターンの前記検査対象領域の一方より交流の検査信号を供給し、他方から前記検査対象パターンよりの信号を検出して前記検査対象パターンを検査する回路パターン検査装置であって、前記検査対象パターンの検査対象領域の一方より前記検査信号を前記検査対象パターンに供給する供給電極を有する供給手段と、前記供給手段の供給電極と前記検出手段と、前記供給手段の供給電極と前記検出手段の検出電極とを前記検査対象パターンから離間させつつ前記検査対象領域の両端近傍の列状パターン部を横切り移動させる移動手段とを備えることを特徴とする。

そして例えば、前記検査対象パターンは基板上に所定幅でほぼ棒状に 形成された導電性パターンであることを特徴とする。

また例えば、前記検出電極の幅は、少なくとも検査対象パターンの 2 列分の幅であることを特徴とする。

更に例えば、前記検出手段は、一方端部位置で前記供給電極により検査信号を供給される検査対象パターンの他方端部位置に配設された第一の検出電極と、一方端部位置で前記供給電極により検査信号を供給される検査対象パターンに隣接する検査対象パターンの他方端部位置に配設

15

された第二の検出電極とを備えることを特徴とする。

また例えば、 前記第一の検出電極の幅は、検査対象パターンのパターン幅以下であることを特徴とする。

また例えば、更に、前記第二の検出電極の幅は、検査対象パターンのパターン幅以下であることを特徴とする。

更に例えば、前記移動手段は、前記供給手段の供給電極面及び前記検 出手段の検出電極面を前記検査対象パターンと容量結合させた状態で前 記検査対象領域の両端近傍の列状部分を横切り移動させることを特徴と する。

10 また例えば、更に、前記検出手段による検出結果が所定範囲にある場合に検査対象パターンの正常と、検出結果が所定の範囲より外れる場合に検査対象パターンの不良と判断する判断手段を備えることを特徴とする。

更に例えば、前記判断手段が不良と判断した検査対象パターンの両端に、前記供給手段の供給電極と前記検出手段の検出電極とを移動させ、前記供給手段の供給電極又は前記検出手段の検出電極のいずれか一方を他方に向かってパターンに沿って移動させる第2の移動手段と、前記検出手段の検出結果に基づき検出変化位置を検出する位置検出手段とを備えることを特徴とする。

20 また例えば、前記供給手段の供給電極又は前記検出手段の検出電極の いずれか他方を検査対象パターンに接触させる接触手段を備えることを 特徴とする。

更に例えば、前記第2の移動手段により移動される前記供給電極及び前記検出電極の少なくとも一方に撮像手段を備えることを特徴とする。

25 又は、前記第2の移動手段により移動される前記供給電極及び前記検 出電極の少なくとも一方と、検査対象パターンとの距離がほぼ一定にな

10

15

20

25

るように位置決め制御する離間制御手段を備えることを特徴とする。

そして例えば、前記移動手段により移動される前記供給電極及び前記 検出電極の少なくとも一方と検査対象パターンとの離間距離がほぼ一定 になるように位置決め制御する離間距離制御手段を備えることを特徴と する。

また例えば、前記離間処理制御手段は、前記検出電極あるいは供給電極近傍位置に前記検出電極あるいは前記供給電極と共に移動する変位計を備え、前記変位計の検出結果に従って前記検出電極あるいは供給電極と検査対象との離間距離がほぼ一定になるように前記検査対象に直交する方向に位置決め制御することを特徴とする。

更に例えば、前記離間処理制御手段は、前記検査対象パターンの複数 ピッチ間の前記変位計の検出結果の平均変位を前記検出電極あるいは前 記供給電極と検査対象との離間距離として前記検査対象に直交する方向 に位置決め制御することを特徴とする。

また例えば、検査対象領域の両端近傍が列状に形成されている検査対象パターンの検査対象領域の一方より検査信号を前記検査対象パターンに供給する供給電極を有する供給手段と、前記前記検査対象パターンよりの信号を検出する検出電極を有する検出手段とを有する回路パターン検査装置におけるパターン検査方法であって、前記供給手段の供給電極と前記検出手段の検出電極とを前記供給手段の供給電極面及び前記検出手段の検出電極直を前記検査対象パターン表面と離間させた状態を維持しつつ前記供給電極及び前記検出電極と前記検査対象パターンとを前記検査対象領域の両端近傍の列状パターン部を横切り移動させ、前記検査対象パターンの前記検査対象領域の一方より交流の検査信号を供給し他方から前記検査対象パターンよりの信号を検出して前記検査対象パターンを検査することを特徴とする回路パターン検査方法。

10

15

20

25

更に例えば、前記回路パターンは、基板上に所定幅でほぼ棒状に形成された導電性パターンであることを特徴とする。

また例えば、前記検出電極の幅は、少なくとも検査対象パターンの 2 列分の幅とし、検査信号を供給している導電パターンに隣接する導電パターンからの信号を検出して隣接する導電パターン間の短絡を検出可能とすることを特徴とする。

更に例えば、前記検出電極から検査信号を供給している導電パターンからの信号を前記検出手段の第一の検出電極で検出して導電パターン間の断線を検出可能とし、前記検出電極から検査信号を供給している導電パターンに隣接する導電パターンからの信号を前記検出手段の第二の検出電極で検出して隣接する導電パターン間の短絡を検査可能とすることを特徴とする。

また例えば、前記検出手段で非検出となる検出手段位置から導電パターンの概略断線箇所位置を検出することを特徴とする。

また例えば、更に、前記検出手段による検出結果が所定範囲にある場合に検査対象パターンの正常と、検出結果が所定の範囲より外れる場合に検査対象パターンの不良と判断することを特徴とする。

更に例えば、前記判断手段が不良と判断した検査対象パターン位置を 識別して保持し、前記識別した不良と判断した検査対象パターンの両端 部に前記供給手段の供給電極と前記検出手段の検出電極を移動させ、前 記供給電極又は前記検出電極のいずれか一方を他方に向かってパターン に沿って移動させ、前記検出手段の検出結果に基づき変化位置を検査対 象パターンの不良位置とすることを特徴とする。

また例えば、前記供給手段の供給電極又は前記検出手段の検出電極のいずれか他方を検査対象パターンに接触させることを特徴とする。

更に例えば、前記供給電極又は前記検出電極のいずれか一方に備えら

10

15

れた撮像手段を他方に向かってパターンに沿って移動させ、検査対象パターンの不良位置の不良状態を撮像することを特徴とする。

また例えば、 前記検出電極あるいは前記供給電極近傍位置に前記検出電極あるいは供給電極と共に移動する変位計を配置し、前記変位計の検出結果に従って前記検出電極あるいは供給電極と検査対象との離間距離がほぼ一定になるように前記検査対象に直交する方向に位置決め制御して前記検出電極の結果を一定化することを特徴とする。

更に例えば、前記検査対象パターン複数ピッチ間の前記変位計の検出結果の平均変位を前記検出電極あるいは前記供給電極と検査対象との離間距離として前記検査対象との位置決め制御をすることを特徴とする請求項25に記載の回路パターン検査方法。

図面の簡単な説明

第1図は、本発明に係る一発明の実施の形態例のパターン検査原理を 説明するための図である。

第2図は、本実施の形態例である検査装置の検査制御を説明するため のフローチャートである。

第3図は、本実施の形態例である検査装置における隣接検査対象パタ ーンが3本短絡(ショート)した場合の検出信号例を示す図である。

20 第4図は、本実施の形態例である検査装置における検査対象パターンの1本が途中で断線(オープン)状態となっている場合の検出波形例を示す図である。

第5図は、本発明に係る第2の実施の形態例の検査装置の構成を示す 図である。

25 第6図は本発明に係る第3の実施の形態例の検査装置の構成を示す図 である。

20

第7図は、第3の実施の形態例の検査装置における電極移動制御を説明するための図である。

第8図は、第3の実施の形態例のパターン不良箇所特定制御を説明するためのフローチャートである。

5 第9図は、第3の実施の形態例の装置におけるセンサ電極での不良パターン検出信号波形の例を示す図である。

第10図は、不良パターンにおけるセンサ電極の検出信号波形の例を 示す図である。

第11図は、本発明に係る第4の実施の形態例の検査装置の構成を説 10 明するための図である。

発明を実施するための最良の形態

以下、図面を参照して本発明に係る一発明の実施の形態例を詳細に説明する。以下の説明は、検査するべきパターンとして液晶表示パネルを形成するドットマトリクス表示用パネルにおける張り合わせ前のドットマトリクスパターンの良否を検査する回路パターン検査装置を例として行う。

しかし、本発明は以下に説明する例に限定されるものではなく、少なくとも検査対象領域の両端近傍が列状に形成されている検査対象パターンであればなんら限定されるものではない。

[第1の発明の実施の形態例]

図1は本発明に係る一発明の実施の形態例のパターン検査原理を説明 するための図である。

図1において、10が本実施の形態例の検査するべき導電性パターン 25 の配設されている基板であり、本実施の形態例では液晶表示パネルに用 いるガラス製の基板を用いている。

10

15

20

25

ガラス製基板10の表面には本実施の形態例の回路パターン検査装置で検査するドットマトリクス表示パネルを形成するための導電パターン15が一定間隔で列状に配設されている。図1に示す導電パターン例では各パターン15の幅がほぼ同一であり、各パターン間隔もほぼ等間隔となっている。しかし、本実施の形態例では、各パターン間隔が等間隔でなくとも同様に検査を行うことができる。

20はセンサ部、30は検査信号供給部、50はセンサ部20よりの 検出信号を処理して制御部60に出力するアナログ信号処理回路、60 は本実施の形態例の検査装置全体の制御を司る制御部、70はスカラー ロボット80を制御するロボットコントローラ、80は液晶パネル10 を検査位置に位置決めしてホールドすると共にロボットコントローラ7 0の制御に従ってセンサ部20のセンサ電極及び検査信号供給部30の 供給電極が液晶パネル10の検査対象の導電パターンのすべての接続端 子を順次横断するように走査するスカラーロボットである。

本実施の形態例ではスカラーロボット80は、検査対象基板(液晶パネル)10を所定に検査位置に位置決めするために、三次元位置決め可能に構成されている。同様に、センサ部20、検査信号供給部30を検査対象基板10の表面と所定の距離に保ちつつ検査対象パターン上を移動させるよう三次元位置決め制御が可能に構成されている。

なお、以上の説明はスカラーロボット80でセンサ部20、検査信号供給部30を検査対象基板10の表面と所定の距離に保ちつつ検査対象パターン上を移動させる例を説明した。しかし、本実施の形態例は以上の例に限定されるものではなく、センサ部20、検査信号供給部30を固定とし、検査対象基板10をセンサ部20、検査信号供給部30の先端電極25,35の表面と所定の距離に保ちつつ基板を移動させるように制御しても良い。このように制御しても全く同様の作用効果が得られ

る。

5

20

25

なお、実際の検査制御においては、各パターン間隔が等間隔でない場合や双端部のパターンピッチが異なっていた場合に、センサ電極25の移動距離と供給電極35の移動距離とを互いに同期させ、少なくともセンサ電極25の一部を必ず供給電極35が実際に検査信号を供給しているパターンの他方端部位置となるように制御する必要がある。この様に制御すれば、例え各パターン間隔が等間隔でなかったり、双端部のパターンピッチが異なっていたとしても、単にスカラーロボットの両電極移動速度の制御で対応することができる。

10 本実施の形態例に係るセンサ部20及び検査信号供給部30の少なくとも先端部表面には、それぞれセンサ電極25及び供給電極35が配設されている。センサ電極25及び供給電極35は、金属、例えば銅(Cu)や金(Au)で形成されている。なお、各電極を保護のため絶縁材で被覆してもよい。また、例えば半導体を電極として使用してもよいが、金属により電極を形成しているのは、導電パターンとの間の静電容量を大きくできるからである。

検査信号供給部30は、スカラーロボット80により液晶パネル10などの検査対象パターンの一方端子部などを横断するように移動し、各検査対象パターンに容量結合を介して順次検査信号を供給するものであり、先端部の供給電極35の幅は、例えば検査対象パターンのパターンピッチ以下(検査パターンのパターン幅及びパターン間隙以下の大きさ)とすることが望ましい。

これは、供給電極35の幅が検査対象パターンのパターンピッチより大きいと、センサ部20のセンサ電極25が検査信号を検出する際に、検査対象パターン以外の検査対象パターンからの検査信号を検出してしまうからである。

10

15

20

但し、供給電極35の幅を、必ず検査対象パターンのパターンピッチ 以下としなければならないわけではなく、複数の検査対象パターンとこ のパターンに隣接するパターンさえ把握できれば、詳細を後述する本実 施の形態例の検査方法で検査を行うことができる。

センサ部20は、スカラーロボット80により液晶パネル10などの 検査対象パターンの一方端子部などを横断するように移動し、各検査対 象パターンに容量結合を介して順次検査信号供給部30により供給され た検査信号の検出を行うものであり、先端部のセンサ電極25の幅は、 例えば供給電極35の幅より少なくとも検査対象パターンの1ピッチ以 上、幅広であることが望ましい。

センサ部 2 0 よりの検出信号はアナログ信号処理回路 5 0 に送られアナログ信号処理される。アナログ信号処理処理回路 5 0 でアナログ信号処理されたアナログ信号は、制御部 6 0 に送られ液晶パネル 1 0 の検査信号供給部 3 0 が接触している検査対象パターンの良否が判断される。また制御部 6 0 は検査信号を検査信号供給部 3 0 に供給する制御も行う

アナログ信号処理回路 5 0 は、センサ部 2 0 よりの検出信号を増幅する増幅器 5 1、増幅器 5 1 で増幅した検出信号の雑音成分を除去し検出信号を通過させるためのバンドパスフィルタ 5 2 よりの信号を全波整流する整流回路 5 3、整流回路 5 3 により全波整流された検出信号を平滑する平滑回路 5 4 を有している。なお、全波整流を行う整流回路 5 3 及び検出信号を平滑する平滑回路 5 4 は必ずしも備える必要はない。

制御部60は、本実施の形態例検査装置全体の制御を司っており、コンピュータ (CPU) 61、CPU61の制御手順などを記憶するROM62、CPU61の処理経過情報や検出信号などを一時的に記憶する

10

15

20

25

RAM63、アナログ信号処理回路50よりのアナログ信号を対応するデジタル信号に変換するA/Dコンバータ64、検査信号供給部30に供給するべき検査信号を供給する信号供給部65、検査結果や操作指示ガイダンスなどを表示する表示部66を備えている。

信号供給部65は、例えば、検査信号として例えば交流200KHz、200Vの正弦波信号を生成し、検査信号供給部30に供給する。この場合には、バンドパスフィルタ52はこの検査信号である200KHzを通過させるバンドパスフィルタとする。なお、検査信号は正弦波信号に限らず、交流信号であれば矩形波やパルス波であっても良いことは言うまでもない。

以上の構成を備える本実施の形態例の導電パターンの検査制御を図2 のフローチャートを参照して以下に説明する。図2は本実施の形態例の 検査装置の検査制御を説明するためのフローチャートである。

本実施の形態例の検査装置により検査を行う際には、検査対象導電パターンの形成されたガラス基板が不図示の搬送路上を本実施の形態例の回路パターン検査装置位置(ワーク位置)に搬送されてくる。このため、まず、ステップS1において、検査対象である液晶パネル10を検査装置にセットする。これは、自動的に搬送されてきた検査対象基板を不図示の搬送ロボットにより検査装置にセットしても、あるいは操作者が直接セットしても良い。制御部60は、検査装置に検査対象がセットされると、ロボットコントローラ70を起動してスカラーロボット80を制御し、検査対象を検査位置に位置決めする。

続いてステップS3において、検査対象(液晶パネル)10の検査対象検査対象パターン15の一方端部側の初期位置(所定距離離反する一番端の検査対象パターン位置)に検査信号供給部30の供給電極35を位置決めすると共に、検査対象パターンの他方端部側の初期位置(所定

20

25

距離離反する一番端の検査対象パターン位置)にセンサ部20のセンサ電極25を搬送位置決めする。

なお、本実施の形態例ではギャップ(検査対象パターンと電極間の距離)は例えば 100μ m~ 200μ mの範囲に保たれている。しかしながら、ギャップは以上の例に限定されるものではなく、本実施の形態例でのギャップは、検査対象パターンのサイズに応じて決まり、パターンのサイズが大きければギャップも広くとれ、パターンのサイズが小さい場合にはギャップも狭くなる。

また、パターンサイズが非常に小さな場合には電極表面に絶縁材で被 覆を形成し、パターンと電極が直接接触することがないように形成し、 絶縁材を介してセンサ部20あるいは検査信号供給部30を直接基板上 に密着させてギャップをほぼ絶縁材厚さとなるように制御することによ り、検査対象パターンと電極との間の距離を容易かつ正確に一定距離に して検査を行うことができる。

15 これにより、非常に精細なパターンであっても簡単な構造で、容易且 つ正確な検査結果が得られる。

そして続くステップS5において、信号供給部65に指示して検査供給部30の供給電極35に検査信号の供給を開始する。

次にステップS7に進み、パターンと電極間の距離を一定に保ち、センサ部20と検査信号供給部30の各電極25,35を同期させて検査対象パターンを横切るように、かつ検査対象パターン表面との離間距離を一定に保つように制御しつつ移動させる制御を開始する。これにより、以後センサ電極25は、供給電極35との容量結合により検査信号の供給された検査対象パターンよりの信号電位を検出していくことになる

即ち、供給電極35が検査信号を供給したパターンの位置にある場合

10

15

20

25

に、センサ電極 2 5 の少なくとも一部は当該検査信号の供給された検査対象パターンの他方端部位置にあり、共に供給電極 3 5 が一方端部の検査対象パターンの1 ピッチ移動する間に他方端部のセンサ電極 2 5 も検査対象パターンの1 ピッチ分移動するように制御される。

このため、ステップS10において信号処理回路50を起動し、センサ電極25よりの検出信号を処理して制御部60に出力するように制御する。信号処理回路50では、上述したように、センサ部20のセンサ電極25よりの検出信号を増幅器51で必要レベルまで増幅し、増幅器51で増幅した検出信号を検査信号周波数の信号を通過させるバンドパスフィルタ52に送って雑音成分を除去し、その後バンドパスフィルタ52よりの信号を整流回路53で全波整流し、全波整流された検出信号を平滑回路54で平滑して制御部60のA/D変換部64に送る。

CPU61は、A/D変換部64を起動して入力されたアナログ信号を対応するデジタル信号に変換させ、センサ電極25で検出した検出信号をデジタル値として読み取る。

CPU61は、続くステップS12において、読み取った検出信号をRAM63に送る。RAM63は送られてきた検出信号を順次保存する。なお、この読み取った検出信号には、正常な検査対象パターンからの検出信号、断線した検査対象パターンからの検出信号や検査対象パターンと短絡した隣接する検査対象パターンからの検出信号の全てが含まれる。

ステップS14では、当該検査対象パターンの検査が終了したか否か、例えばセンサ電極25が検査対象パターンの一番最後のパターンを超えた位置まで移動したか否かを判断する(当該検査対象パターンの検査が終了したか否かを調べる)。

当該検査対象パターンの途中までしか検査が終了していない場合には

20

25

ステップS16に進み、電極の走査を続行して次のパターンへの検査信号の供給を行う。そしてステップS10に戻り、読み取り処理を続行する。

一方、ステップS 1 4 において、すべての検査対象パターンに対する 検査が終了した場合にはステップS 2 0 に進み、信号供給部 6 5 に指示 して検査信号の供給を停止させると共に、信号処理回路 5 0、A/D変 換部 6 4 の動作を停止させる。

そして最後にステップS22において、検査対象を検査位置より外し、次の搬送位置に位置決め搬送され、必要な後処理が行われる。

10 以上の様に制御することにより、センサ電極25と供給電極35との両方が検査対象パターンに全く接触などすることなくパターンの検査が行える。このため、検査対象パターンの強度が少ない基板であっても、検査対象パターンに傷をつける等の問題をおこさずに検査を行うことができる。

15 このため、パターン強度が十分にとれない小型携帯電話用液晶表示パネルに用いる液晶表示パネル用ガラス基板であっても、配線パターンを 損傷することなく確実に検査することができる。

また、本実施の形態例の導電パターンの検査制御では、センサ電極 2 5 と供給電極 3 5 とを検査対象パターンを横切るように移動させながら、供給電極 3 5 から連続信号である交流正弦波信号を検査対象パターンに供給し、検査対象パターンからの信号電位をセンサ電極 2 5 により検出していくので、センサ電極 2 5 より得られる信号電位である検出信号は、ある程度一定の連続した検出信号値として検出される。

このため、検査対象基板に設けられた複数の検査対象パターン中に、 オープン(断線した検査対象パターン)やショート(隣の検査対象パタ ーンと短絡した検査対象パターン)の不良検査対象パターンがある場合

10

15

20

25

、オープンやショートのない正常な検査対象パターンが連続する範囲で検出されるある程度一定の連続した検出信号値と、オープンやショートがある不良検査対象パターン位置で検出される不良の検出信号値との間に数値差ができる。

このように、ある程度一定の連続した検出信号値の中にオープンやショートによる不良の検出信号値が数値差、即ち数値の変化として現れるので、例えば検出信号検出結果を、詳細を後述する、図3や図4に示すようなグラフにすることにより、検査対象基板の不良の判断やオープンやショートがある不良検査対象パターン位置の特定を容易に行うことができる。

さらに、検査装置が検査対象基板を順次替えながら検査していく際に毎回変化する、センサ電極25と検査対象パターンとのギャップの変化や供給電極35と検査対象パターンとのギャップの変化等により、ある程度一定の連続した検出信号値は検査対象基板を替えるたびに絶対値として違う数値になる。

しかし本実施の形態例の導電パターンの検査制御による、検査対象基板の不良の判断やオープンやショートがある不良検査対象パターン位置の特定は、ある程度一定の連続した検出信号値の中に現れるオープンやショートによる不良の検出信号値の数値差、即ち検出信号の相対的な数値の変化を利用することが可能である。

このため、不良の判断や不良位置特定を行うための閾値に、連続した検出信号値に対する不良の検出信号値の割合や不良の検出信号値の変化の割合等の相対値を利用することができ、絶対値としてのある程度一定の連続した検出信号値を使用しなくとも、検査装置が検査対象基板を順次替えながら検査しても、確実に不良の判断や不良位置特定を行うことができる。

10

15

20

25

なお、本実施の形態例の導電パターンの検査制御は、以上の例に限定されるものではなく、ステップS12とステップS14との間に、ステップS12で読み取った検出信号を上記の相対値による閾値範囲内であるか否かを調べ、検出結果が閾値範囲内であればステップS14に進み、閾値範囲内でなければ検査信号を供給している検査対象パターンがオープンまたはショートした不良検査対象パターンであると判断して当該検査対象パターンの位置や状態を記憶するステップを設けても良い。

以上の制御によるセンサ電極25による検査信号検出結果を図3及び図4に示す。図3は本実施の形態例の検査装置における検査対象パターンの3箇所が断線(オープン)した場合の検査信号検出例を示す図、図4は本実施の形態例における検査対象パターンの1箇所が途中で短絡(ショート)した場合の検査信号検出例を示す図である。

検査対象パターンが正常である場合には、信号供給部65より供給電極35に供給された検査信号(交流信号)は、容量結合されている検査対象パターンに供給され、当該検査対象パターンを介してセンサ電極25下部に到達し、センサ電極25との容量結合によりセンサ電極25で検出され、制御部60に出力される。

このように供給電極35とセンサ電極25とは検査対象パターンを横断しながら検査信号(交流信号)を供給・検出するため、検出信号はある程度一定した検出信号値として連続的に検出される。

検査対象パターンの少なくとも一部が断線している場合には、信号供給部65より供給電極35に供給された検査信号(交流電力)の少なくとも一部が検査対象パターンの断線部によりセンサ電極25側に到達しないため、検出信号値は小さくなる。このため図3に示されるように、断線した検査対象パターン箇所の検出信号値は、正常な検査対象パターンから検出される連続的な一定値と比べて小さくなる。

10

15

20

25

一方、検査対象パターンが隣接する検査対象パターンと短絡している場合には、信号供給部65より供給電極35に供給された検査信号(交流電力)は隣接する検査対象パターンとの短絡部を通じて隣接検査対象パターンにも流れるため、センサ電極25よりの検出信号は隣接検査対象パターンの検出信号と重畳され検出信号値は大きくなる。このため図4に示されるように、短絡した検査対象パターン箇所の検出信号値は、正常な検査対象パターンから検出される連続的な一定値と比べて大きくなる。

上記のような、検出対象パターンの断線と短絡を1つのセンサ電極25で行えるのは、センサ電極25の幅が供給電極35の幅より、少なくとも検査対象パターンの1ピッチ以上幅広に設定されているからである。

但し、必ずセンサ電極25の幅を供給電極35の幅より、検査対象パターンの1ピッチ以上としなければならないわけではなく、断線した検査対象パターンの検査や隣の検査対象パターンと短絡した検査対象パターンの検査を行うことができれば、例えば詳細を後述する第二の実施の形態例の構成としても良い。

この際、絶対値としてのある程度一定の連続した検出信号値に、ある程度の範囲内で閾値を設定すれば、検出信号値が閾値より小さい場合には検査対象パターンの断線、検出信号値が閾値より大きい場合には検査対象パターンの短絡と判定できる。例えば、図4において、ある程度一定の連続した検出信号値0.60Vppに対して閾値を0.02Vppとすれば、0.58Vpp以下となっているセンサ移動距離約22mm、42mm、78mmの位置にある検査対象パターンは断線していると判定する。

また、不良の判断や不良位置特定を行うための閾値に、連続した検出

10

15

20

25

信号値に対する不良の検出信号値の割合や不良の検出信号値の変化の割合等の相対値を利用して、例えば連続した検出信号値が3%以上低下した場合には検査対象パターンの断線、連続した検出信号値が3%以上上昇した場合には検査対象パターンの短絡と判定できる。

このように、本実施の形態例では、パターンの良否判定に絶対値を閾値として利用可能であることはもちろん、正常パターンの検出信号値に対する不良パターンの検出信号値の相対的な変化の割合を閾値として利用可能であるため、検査装置が検査対象基板を順次替えながら検査しても検出結果に応じた最適な閾値を設定でき、検査ごとに検出信号値にばらつきがあっても、また検出信号値が低い場合であっても、これらの影響を完全に防止することができ、正確な検査結果が得られる。

このように、センサ部及び検査信号供給部が両方とも非接触であるために検出信号値が微小となる検査方式であっても、本実施の形態例の検査装置を使用することにより、その差異を確実に認識することができ、容易且つ確実なパターン状態の検査が行える。

このため、検出信号値の絶対値を閾値として良否を判定する従来の方法に比べ、非常に正確且つ容易にパターンの良否を検出できる。また、非接触であるため、正確な位置決め精度が不要であり、検査対象パターンピッチが非常に細かい基板であっても、精度良く検査を行うことができる。

〔第2の発明の実施の形態例〕

以上の説明では、少なくともセンサ電極25の一部を必ず供給電極35が実際に検査信号を供給しているパターンの他方端部位置となるように制御する例を説明した。しかし、本発明は以上の例に限定されるものではなく、例えば、センサ電極25を複数設け、複数設けたセンサ電極25のうちの1つは供給電極35が実際に検査信号を供給しているパタ

10

15

20

25

ーンの他方端部位置となるように設け、複数設けたセンサ電極 2 5 のその他の少なくとも 1 つは供給電極 3 5 が実際に検査信号を供給しているパターンに隣接するパターンの他方端部位置に設ける構成にしても良い

このように構成した本発明に係る第2の実施の形態例を以下図5を参照して以下に説明する。図5は本発明に係る第2の実施の形態例の検査 装置の構成を説明するための図である。

図5において、上述した第1の実施の形態例の図1に示す構成と同様 の構成部には同一番号を付し詳細説明を省略する。

図 5 において、センサ部 2 0 の少なくとも先端部表面には、第一のセンサ電極 2 2 と第二のセンサ電極 2 4 が設けられている。この第一のセンサ電極 2 2 と第二のセンサ電極 2 4 は検査対象パターンのパターンピッチ分だけ離間配置されており、また、第一のセンサ電極 2 2 は供給電極 3 5 が実際に検査信号を供給している受給検査対象パターンの他方端部位置となるように設け、第二のセンサ電極 2 4 は供給電極 3 5 が実際に検査信号を供給している受給査対象パターンに隣接する隣接検査対象パターンの他方端部位置にオフセットされた状態で設けられている。

これら第一のセンサ電極 2 2 及び第二のセンサ電極 2 4 の幅は検査対象パターンのパターン幅以下とすることが望ましい。これは、受給検査対象パターンの断線の検査を第一のセンサ電極 2 2 が行い、受給検査対象パターンと隣接検査対象パターンとの短絡の検査を第二のセンサ電極 2 4 が行うことにより、非常に精度の高い検査を実現するためである。

具体的には、第一のセンサ電極 2 2 の幅が検査対象パターンのパターン幅以下であると、受給検査対象パターンが断線し、受給検査対象パターンと隣接検査対象パターンとが短絡しているような場合であっても、第一のセンサ電極 2 2 は、受給検査対象パターンから短絡部を通じて隣

10

15

20

接検査対象パターンに流れ込んだ、隣接検査対象パターンからの検査信号からの検出信号の影響を受けにくくなる。また、第二のセンサ電極24の幅が検査対象パターンのパターン幅以下であると、検査対象パターンに断線や短絡がない場合や、受給検査対象パターンに断線はないが受給検査対象パターンと隣接検査対象パターンが短絡している場合であっても、第二のセンサ電極24は、受給検査対象パターンからの検査信号の影響を受けにくくなる。

このように、第一のセンサ電極 2 2 と第二のセンサ電極 2 4 とによる 断線・短絡の検査は、受給検査対象パターンの断線の有無と隣接検査対象パターンの短絡の有無がどのように存在していても非常に精度の高い検査を実現することができる。

但し、第一のセンサ電極 2 2 及び第二のセンサ電極 2 4 の幅を必ず検査対象パターンのパターン幅以下にしなくても良いことは、第 1 の実施の形態例におけるセンサ電極 2 5 により明らかである。

さらにまた、以上詳細に説明した第2の実施の形態例では、オフセットされたセンサ電極は第二のセンサ電極24であると説明したが、受給査対象パターンに隣接する隣接検査対象パターンとは反対側で隣接する第二の隣接検査対象パターンからの検査信号を検出する、第三のセンサ電極を設けることで、受電検査対象パターンの両隣に隣接する2つの隣接検査対象パターンとの短絡を同時に検査することも可能である。

また、センサ部20に設けられるセンサ電極は、第一のセンサ電極2 2のみや第二のセンサ電極24のみでも問題がないことや、オフセット された3つ以上のセンサ電極を設けても良いことは言うまでもない。

〔第3の発明の実施の形態例〕

25 以上の説明は、センサ電極 2 5 及び供給電極 3 5 を検査対象パターン の端部を横断するように移動させて不良パターンを検出する例を説明し

10

15

20

25

た。しかし、本発明は以上の例に限定されるものではなく、例えば、センサ電極25又は供給電極35の一方を検査対象パターンに沿っても移動制御可能に構成し、上述した制御で不良パターンを特定した後に、不良パターン位置に両電極を位置決めし一方の電極を不良パターンに沿ってパターン上を移動させ、センサ電極25での検出信号値を読み込み、検出信号値の変化位置を検出してパターン不良発生箇所として特定可能に構成しても良い。

このように構成した本発明に係る第2の実施の形態例を以下図6乃至図10を参照して以下に説明する。図6は本発明に係る第2の実施の形態例の検査装置に影例の検査装置、図7は本発明に係る第2の実施の形態例の検査装置における電極移動制御を説明するためのフローチャート、図9は第2の実施の形態例装置におけるセンサ電極25での不良パターン検出信号波形の例を示す図、図10は不良パターンにおけるセンサ電極25の検出信号波形の例を示す図である。

図6において、上述した第1の実施の形態例の図1に示す構成と同様の構成部には同一番号を付し詳細説明を省略する。

図6においては、検出部20にはカメラ26が取り付けてられている。このカメラ26は、撮影した映像を表示するために、例えば制御部60の表示部66に接続されており、パターン不良発生箇所の不良発生状態を観察するために使用される。また、検査信号供給部30には検査信号を供給する検査信号供給プローブが取り付けられたプローブ接触手段32が設けられている。このプローブ接触手段32と検査信号供給プローブは、パターン不良発生箇所の特定を確実に行うために使用される。

第2の実施の形態例においては、スカラーロボットは図1の矢印方向 のみではなく、電極を図1のパターン長手方向にも移動制御可能に構成 する。

5

15

20

25

そして、まず上述した第1の実施の形態例の図2に示す検査制御を行い、検査対象パターンに不良があるか否かを検査する。検査の結果、例えばパターン断線であるとされた検査対象パターンについて当該検査対象パターン位置を例えばRAM63などに保持する。

このようにして不良パターンが検出され、不良パターン位置が特定されると不良箇所特定処理に移行する。第2の実施の形態例の不良箇所特定処理では、図7の①で示すように、最初に供給電極35とセンサ電極25とを同期させて不良と判断されたパターン位置まで移動させる。

10 続いて図7の②で示す様に、センサ電極25をパターン端部より他方端部方向に移動させながら順次検査信号を読み取り、読み取り信号が急激に変化する位置(検出信号が検出されなくなる、あるいは低レベルに変化する位置)を求め、当該位置をパターン不良箇所と特定する。

以下、図8のフローチャートを参照して詳細に説明する。第2の実施の形態例では、上述した第1の実施の形態例におけるステップS14の処理に続いて、RAM63に保存された検出信号を確認し、不良パターンが検出されたか否かを調べ、不良パターンが検出されていない場合にはステップS20の処理に移行する。

一方、検査の結果不良パターンが検出された場合には信号供給部65 を消勢すると共に、ステップS3と同様に電極を初期位置に位置決めし て図8に示す処理に移行する。そして図8に示す処理の終了後ステップ S20の処理に移行すればよい。

第2の実施の形態例では最初に図8のステップS31に示す様に、図2に示すステップS1乃至ステップS16の処理で検出した不良パターン位置を特定する。例えば一部パターンが断線していた場合の検出信号波形を図9に示す。図9に示す例では、アナログ信号処理回路50での

15

20

25

信号処理を行う前の信号を示している。丸印で示した箇所がパターンのオープン(2本のパターンが断線している場合)と検出された信号波形である。

続いてステップS 3 3 において、ロボットコントローラ7 0 を起動し、スカラーロボット 8 0 を制御してセンサ電極 2 5 及び供給電極 3 5 を互いに同期させながら不良パターン位置に移動させる。このとき、高感度での検出を行うため、不良パターンの幅方向ほぼ中央位置にセンサ電極 2 5 及び供給電極 3 5 の幅方向の中心がくるように位置決めする(図7における①の制御)。

10 続いてステップS 3 5 に進み、信号供給部 6 5 を起動して供給電極 3 5 に検査信号を印加して不良パターンに検査信号を供給する。そしてロボットコントローラ 7 0 を起動してセンサ電極 2 5 をパターンに沿って供給電極 3 5 方向に移動させる(図 7 における②の制御)。

同時にステップS40に示すようにセンサ電極25よりの検出信号を読み取る。そして続くステップS42でセンサ電極25よりの検出信号値が大きく変化したか否かを調べる。大きく変化していない場合にはステップS37に戻りセンサ電極25の移動を続ける。

一方、ステップS42でセンサ電極25よりの検出信号値が大きく変化した場合には変化ステップS44に進み、センサ電極25からの検出信号が、大きく変化し始めた位置と大きな変化がなくなった位置とを求め、それらの位置の中間位置をパターン不良箇所として特定する。

センサ電極25における検出信号波形の例を図10に示す。図10に示すように、断線箇所までは供給電極35により供給された検査信号がセンサ電極25に到達しておらず、検出信号値も低かったが、断線箇所を超えると供給された検査信号が到達するので検出信号値が上昇する。例えば、センサ電極25からの検出信号が、大きく変化し始めた位置と

10

15

20

25

大きな変化がなくなった位置との中間位置をパターン不良箇所として特定するとしたので、この傾斜部分のほぼ中間の場所がパターンの不良箇所として特定される。

なお、以上の説明はセンサ電極25を供給電極方向に移動させたが、 センサ電極25ではなく、供給電極35をセンサ電極25方向に移動さ せても良い。

以上説明した様に第2の実施の形態例によれば、上述した第1の実施の形態例と同様に高精度でのパターンの良否検査を非接触で行うことができると共に、センサ電極をX-Yの2方向に移動制御することで、単に不良パターンがあるか否かの検査にとどまらず、具体的不良箇所も特定できる。このため、例えば必要に応じて不良箇所の修復も短時間で可能となる。

また、上記の不良箇所の修復において、修復が可能であるかを判断するためには、パターン不良発生箇所の不良発生状態を観察できることが望ましい。例えばパターン不良発生箇所にゴミ等が付着しているだけであることがわかればその場での修復が可能であることが判断できる。このパターン不良発生箇所の不良発生状態を観察には、検出部20に取り付けてられているカメラ26を使用する。このカメラ26は、検出部20に取り付けられているので、上記ステップS35でカメラ26の撮影を開始し、ステップS40及びステップS42が行われている間は撮影を継続し、ステップS42でのパターン不良箇所の特定後まで撮影を続行する。このように撮影されたパターン不良発生箇所の映像は、撮影の続行中及びパターン不良発生箇所の特定後も表示部66に表示され、パターン不良発生箇所の不良発生状態を観察するために使用される。

また、パターンの不良箇所の状態は、完全に断線や短絡している状態

10

15

20

25

から一部断線やゴミ等の付着物による一部短絡の状態まで様々である。 この一部断線や一部短絡の状態においては、センサ電極25と供給電極35との両方が非接触での検査では、図10のような検出信号波形が得られない場合がある。このような場合には、プローブ接触手段32を動作させて検査信号供給プローブを不良パターンの一方端部に接触させてからセンサ電極25を不良パターンに沿ってパターン上を移動させると、確実にパターン不良発生箇所を特定することができる。

尚、不良パターンの他方端部のセンサ電極25の代わりに接触型のセンサプローブを使用し、このセンサプローブを他方端部に接触させて非接触の供給電極35を不良パターンの他方端部のセンサプローブ方向に移動させても良い。

〔第4の発明の実施の形態例〕

以上の説明では、スカラーロボット80によりセンサ電極25及び供給電極35移動制御を主にX-Y方向に2次元制御する例を説明した。これは、検査対象基板が液晶パネルであり、ガラス基板で平滑度は高かったからである。パターン厚さが厚かったり、検査基板が大型で表面の凹凸がさけられないような基板を検査する場合には、以上の2次元制御のみならず、上下方向(2方向)にも制御するように構成して、検査対象基板の凹凸があっても良好か検査結果が得られる様に構成すればよい

2次元制御のみならず、上下方向(Z方向)にも制御するように構成した本発明に係る第3の実施の形態例を図11を参照して以下に説明する。図11は本発明に係る第3の実施の形態例の検査装置の構成を説明するための図である。図11において、上述した第1の実施の形態例の図1に示す構成と同様構成には同一番号を付し詳細説明を省略する。

図11においては、検出部20にはレーザ変位計28が、検査信号供

10

給部30にはレーザ変位計38が取り付けられており、両変位計28、 38よりの検出結果から検出部20、検査信号供給部30と検査対象基 板の表面までの距離を測定する距離測定部90が備えられている。

また、スカラーロボット80は、検出部20、検査信号供給部30と を2次元制御可能であるほか、図に直交する方向(上下方向)にも位置 決め制御可能に構成されている。

そして、以上の構成を備える第3の実施の形態例では、電極の移動と同時に距離測定部90はレーザ変位計28、38を起動して、各電極と検査対象基板表面との距離を測定し、測定結果を制御部60に出力する。また、制御部60は、距離測定部90からの電極が一定距離移動する間の測定距離の測定結果を平均化し、平均化した距離が一定となるように電極とパターン間の距離を制御している。

例えば、検査対象パターンの3本分の距離の平均に従って電極、基板 表面間の距離を制御する。

15 このように距離を平均化するのは、急激な Z 方向制御を防いで緩やかな制御とすると共に、ノイズ、測定誤差などの影響を軽減するためである。

このようにX-Y方向のみでなくZ方向制御を行うのは、特に大型基板の検査に有効である。例えば大型フラットディスプレイパネル表面の検査対象パターンの検査などにおいては、どうしても基板の表面の湾曲がさけられず、このような場合でも電極とパターンが接触してしまうのを有効に防止できる。

また、パターンの厚さが厚いような場合には、平均化する測定距離の範囲を狭くしてより高感度の検出を可能とすれば良い。

25

20

産業上の利用可能性

以上説明したように本発明によれば、確実に検査対象パターンの不良 を検出することができる。

更に、パターン不良状況も容易に認識することが可能となり、具体的な不良箇所の特定も可能となる。

5 更に、検査対象表面に凹凸があってもパターンを損傷することなく確 実に検査することができる。

10

20

25

請求の範囲

1. 検査対象領域の両端近傍が列状に形成されている検査対象パターンの前記検査対象領域の一方より交流の検査信号を供給し、他方から前記検査対象パターンよりの信号を検出して前記検査対象パターンを検査する回路パターン検査装置であって、

前記検査対象パターンの検査対象領域の一方より前記検査信号を前記 検査対象パターンに供給する供給電極を有する供給手段と、

前記検査対象パターンよりの信号を検出する検出電極を有する検出手 段と、

前記供給手段の供給電極と前記検出手段の検出電極とを前記検査対象パターンから離間させつつ前記検査対象領域の両端近傍の列状パターン部を横切り移動させる移動手段とを備えることを特徴とする回路パターン検査装置。

- 2. 前記検査対象パターンは基板上に所定幅でほぼ棒状に形成された 導電性パターンであることを特徴とする請求項1記載の回路パターン検 査装置。
 - 3. 前記検出電極の幅は、少なくとも検査対象パターンの2列分の幅であることを特徴とする請求項1又は請求項2に記載の回路パターン検査装置。
 - 4. 前記検出手段は、一方端部位置で前記供給電極により検査信号を供給される検査対象パターンの他方端部位置に配設された第一の検出電極と、一方端部位置で前記供給電極により検査信号を供給される検査対象パターンに隣接する検査対象パターンの他方端部位置に配設された第二の検出電極とを備えることを特徴とする請求項1又は請求項2に記載の回路パターン検査装置。

25

- 5. 前記第一の検出電極の幅は、検査対象パターンのパターン幅以下であることを特徴とする請求項4に記載の回路パターン検査装置。
- 6. 前記第二の検出電極の幅は、検査対象パターンのパターン幅以下であることを特徴とする請求項4又は請求項5に記載の回路パターン検査装置。
- 7. 前記移動手段は、前記供給手段の供給電極面及び前記検出手段の 検出電極面を前記検査対象パターンと容量結合させた状態で前記検査対 象領域の両端近傍の列状部分を横切り移動させることを特徴とする請求 項1乃至請求項6のいずれかに記載の回路パターン検査装置。
- 10 8. 更に、前記検出手段による検出結果が所定範囲にある場合に検査 対象パターンの正常と、検出結果が所定の範囲より外れる場合に検査対 象パターンの不良と判断する判断手段を備えることを特徴とする請求項 1乃至請求項7のいずれかに記載の回路パターン検査装置。
- 9. 前記判断手段が不良と判断した検査対象パターンの両端に、前記 供給手段の供給電極と前記検出手段の検出電極とを移動させ、前記供給 手段の供給電極又は前記検出手段の検出電極のいずれか一方を他方に向 かってパターンに沿って移動させる第2の移動手段と、前記検出手段の 検出結果に基づき検出変化位置を検出する位置検出手段とを備えること を特徴とする請求項8に記載の回路パターン検査装置。
- 20 10. 前記供給手段の供給電極又は前記検出手段の検出電極のいずれ か他方を検査対象パターンに接触させる接触手段を備えることを特徴と する請求項9に記載の回路パターン検査装置。
 - 11. 前記第2の移動手段により移動される前記供給電極及び前記検出電極の少なくとも一方に撮像手段を備えることを特徴とする請求項9又は請求項10に記載の回路パターン検査装置。
 - 12. 前記第2の移動手段により移動される前記供給電極及び前記検

出電極の少なくとも一方と、検査対象パターンとの距離がほぼ一定になるように位置決め制御する離間制御手段を備えることを特徴とする請求項9乃至請求項11のいずれかに記載の回路パターン検査装置。

- 13. 前記移動手段により移動される前記供給電極及び前記検出電極の少なくとも一方と検査対象パターンとの離間距離がほぼ一定になるように位置決め制御する離間距離制御手段を備えることを特徴とする請求項1乃至請求項12のいずれかに記載の回路パターン検査装置。
- 14. 前記離間処理制御手段は、前記検出電極あるいは供給電極近傍位置に前記検出電極あるいは前記供給電極と共に移動する変位計を備え、前記変位計の検出結果に従って前記検出電極あるいは供給電極と検査対象との離間距離がほぼ一定になるように前記検査対象に直交する方向に位置決め制御することを特徴とする請求項12又は請求項13に記載の回路パターン検査装置。
- 15. 前記離間処理制御手段は、前記検査対象パターンの複数ピッチ間の前記変位計の検出結果の平均変位を前記検出電極あるいは前記供給電極と検査対象との離間距離として前記検査対象に直交する方向に位置決め制御することを特徴とする請求項14に記載の回路パターン検査装置。
- 16. 検査対象領域の両端近傍が列状に形成されている検査対象パタ つンの検査対象領域の一方より検査信号を前記検査対象パターンに供給 する供給電極を有する供給手段と、前記前記検査対象パターンよりの信号を検出する検出電極を有する検出手段とを有する回路パターン検査装置におけるパターン検査方法であって、

前記供給手段の供給電極と前記検出手段の検出電極とを前記供給手段 25 の供給電極面及び前記検出手段の検出電極面を前記検査対象パターン表 面と離間させた状態を維持しつつ前記供給電極及び前記検出電極と前記

15

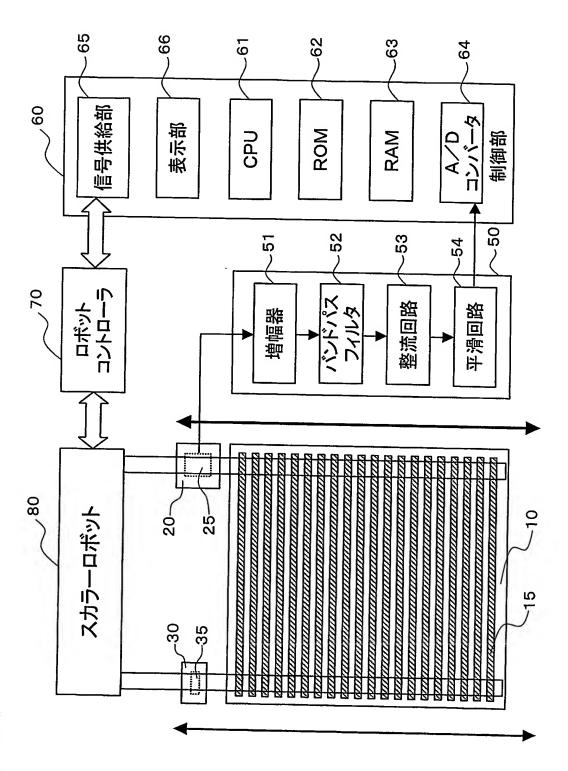
25

検査対象パターンとを前記検査対象領域の両端近傍の列状パターン部を 横切り移動させ、前記検査対象パターンの前記検査対象領域の一方より 交流の検査信号を供給し他方から前記検査対象パターンよりの信号を検 出して前記検査対象パターンを検査することを特徴とする回路パターン 検査方法。

- 17. 前記回路パターンは、基板上に所定幅でほぼ棒状に形成された 導電性パターンであることを特徴とする請求項16に記載の回路パターン検査方法。
- 18. 前記検出電極の幅は、少なくとも検査対象パターンの2列分の 幅とし、検査信号を供給している導電パターンに隣接する導電パターン からの信号を検出して隣接する導電パターン間の短絡を検出可能とする ことを特徴とする請求項17に記載の回路パターン検査方法。
 - 19. 前記検出電極から検査信号を供給している導電パターンからの信号を前記検出手段の第一の検出電極で検出して導電パターン間の断線を検出可能とし、前記検出電極から検査信号を供給している導電パターンに隣接する導電パターンからの信号を前記検出手段の第二の検出電極で検出して隣接する導電パターン間の短絡を検査可能とすることを特徴とする請求項16又は請求項17に記載の回路パターン検査方法。
- 20. 前記検出手段で非検出となる検出手段位置から導電パターンの 郷略断線箇所位置を検出することを特徴とする請求項16乃至請求項1 9のいずれかに記載の回路パターン検査方法。
 - 21。 更に、前記検出手段による検出結果が所定範囲にある場合に検査対象パターンの正常と、検出結果が所定の範囲より外れる場合に検査対象パターンの不良と判断することを特徴とする請求項16乃至請求項20のいずれかに記載の回路パターン検査方法。
 - 22. 前記判断手段が不良と判断した検査対象パターン位置を識別し

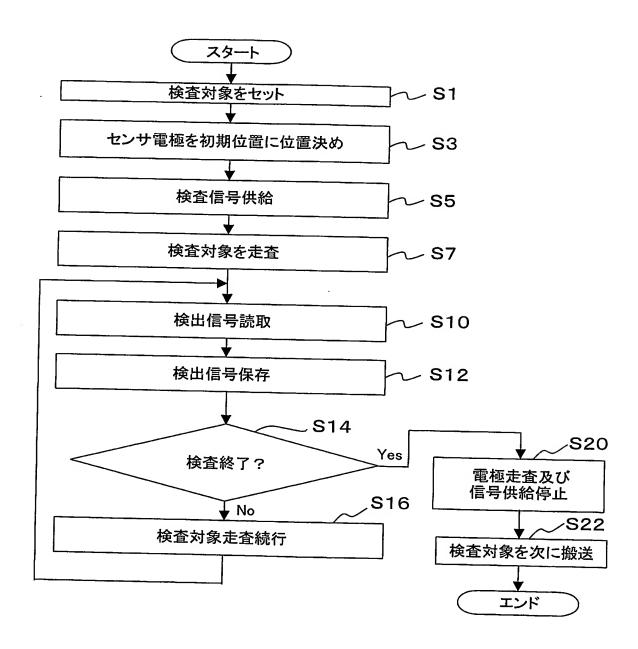
て保持し、前記識別した不良と判断した検査対象パターンの両端部に前記供給手段の供給電極と前記検出手段の検出電極を移動させ、前記供給電極又は前記検出電極のいずれか一方を他方に向かってパターンに沿って移動させ、前記検出手段の検出結果に基づき変化位置を検査対象パターンの不良位置とすることを特徴とする請求項21に記載の回路パターン検査方法。

- 23. 前記供給手段の供給電極又は前記検出手段の検出電極のいずれか他方を検査対象パターンに接触させることを特徴とする請求項22に記載の回路パターン検査方法。
- 10 24. 前記供給電極又は前記検出電極のいずれか一方に備えられた撮像手段を他方に向かってパターンに沿って移動させ、検査対象パターンの不良位置の不良状態を撮像することを特徴とする請求項22又は請求項23に記載の回路パターン検査方法。
- 25. 前記検出電極あるいは前記供給電極近傍位置に前記検出電極あるいは供給電極と共に移動する変位計を配置し、前記変位計の検出結果に従って前記検出電極あるいは供給電極と検査対象との離間距離がほぼ一定になるように前記検査対象に直交する方向に位置決め制御して前記検出電極の結果を一定化することを特徴とする請求項16乃至請求項24のいずれかに記載の回路パターン検査方法。
- 20 26. 前記検査対象パターン複数ピッチ間の前記変位計の検出結果の 平均変位を前記検出電極あるいは前記供給電極と検査対象との離間距離 として前記検査対象との位置決め制御をすることを特徴とする請求項2 5 に記載の回路パターン検査方法。

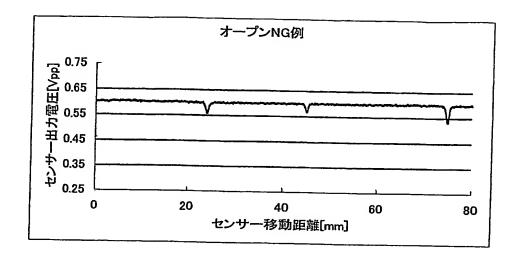


2/11

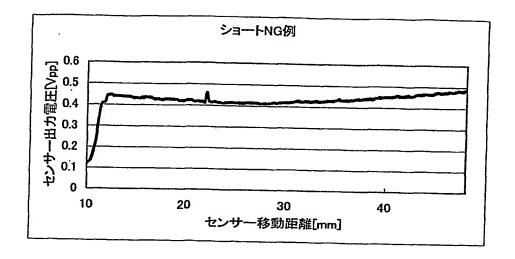
第2図



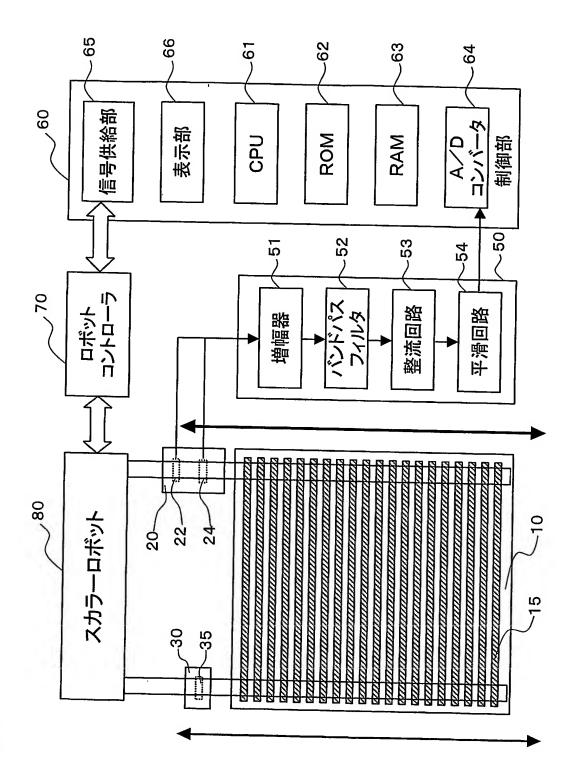
第3図

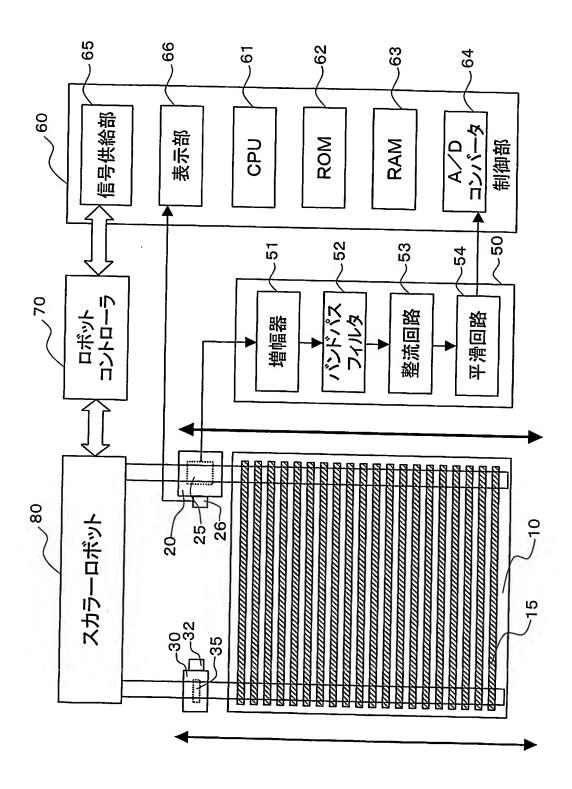


第4図

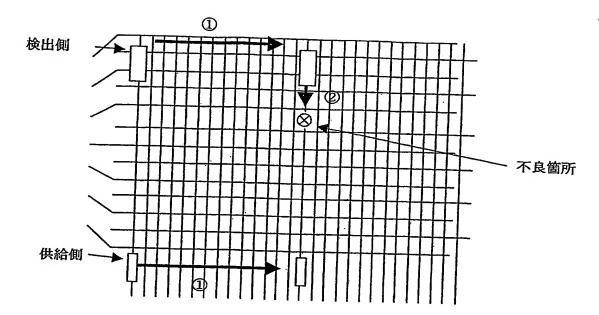


5/11



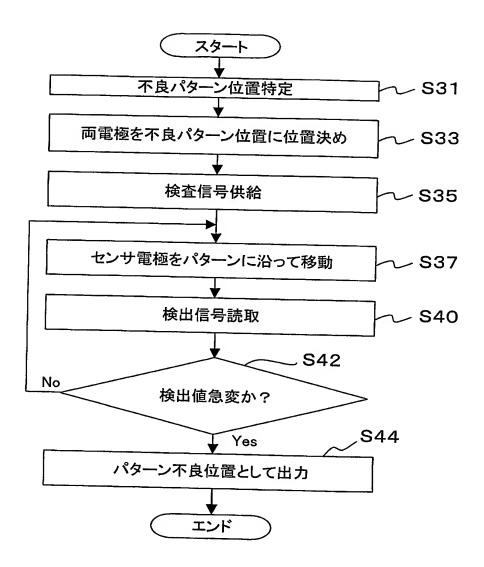


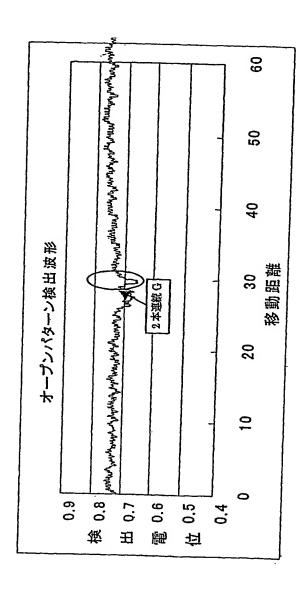
第7図



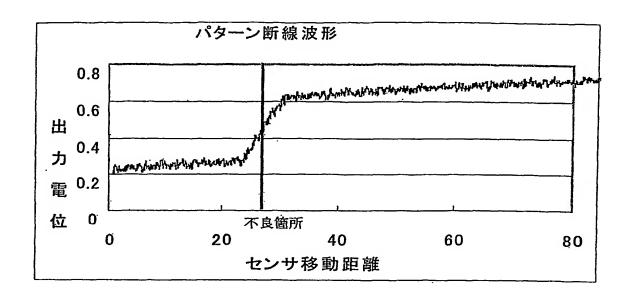
8/11

第8図

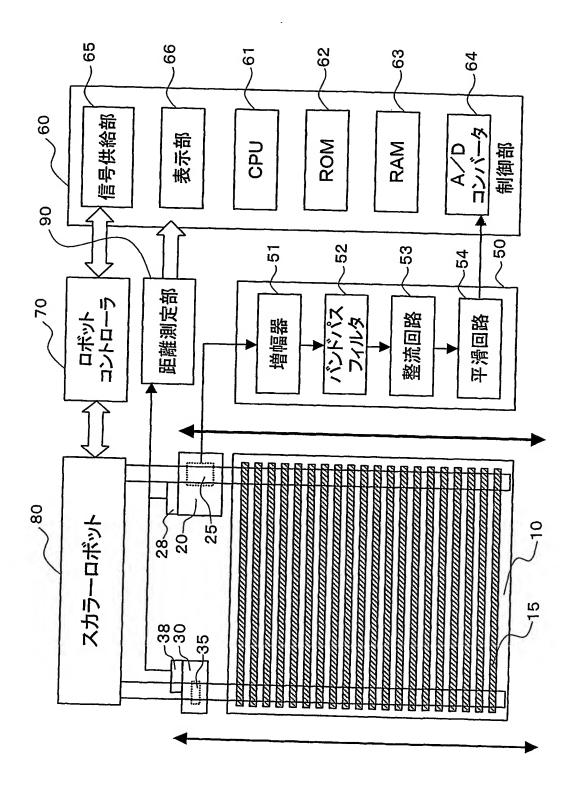




第10図



11/11



第11図



Form PCT/ISA/210 (second sheet) (July 1998)

International application No.

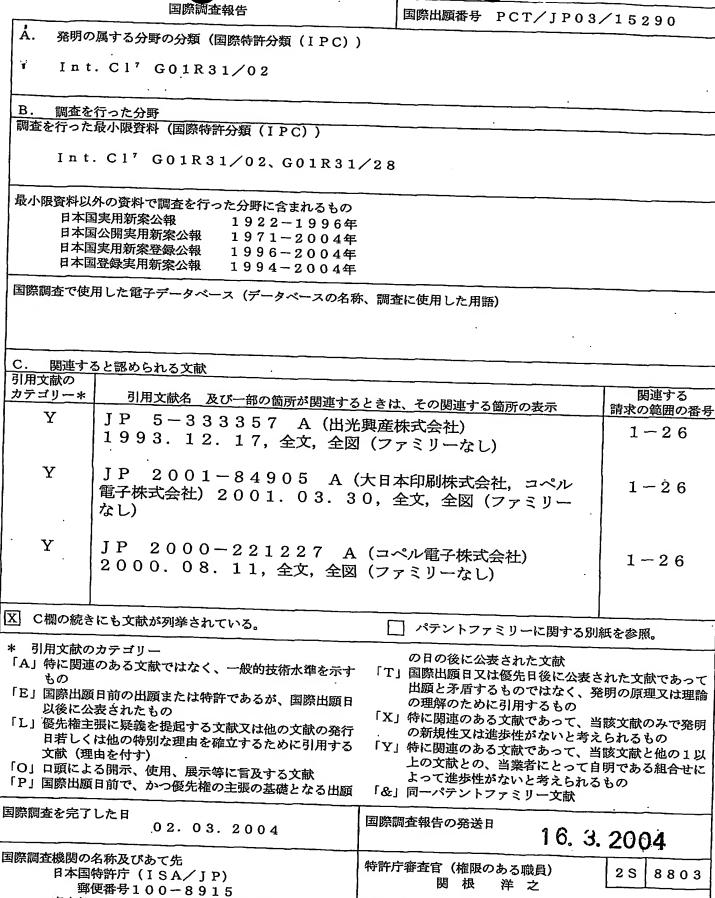
			101/01	203/13290
A. CLAS	SIFICATION OF SUBJECT MATTER .Cl ⁷ G01R31/02			
	CI GUINSI/UZ			
According	to International Patent Classification (IPC) or to both r	of the side along and	~- ·	
	OS SEARCHED .	national classification and	IPC	
Minimum d	locumentation searched (classification system followed	the classification symbol:	e)	
Int.	.Cl ⁷ G01R31/02, G01R31/28	TO CHARLES J	» <i>)</i>	
Documenta	tion searched other than minimum documentation to the	that such docum		
0.10	ayo simian kono 1922–1996	Jitsuyo Shinan	Toroku Koho	o 1996–2004
	1 Jitsuyo Shinan Koho 1971-2004	Toroku Jitsuyo	Shinan Koho	o 1994–2004
Electronic o	data base consulted during the international search (nar	me of data base and, where	e practicable, sear	rch terms used)
C. DOCU	MENTS CONSIDERED TO BE RELEVANT			
Category*	Citation of document, with indication, where a	ppropriate, of the relevant	passages	Relevant to claim No.
Y	JP 5-333357 A (Idemitsu Kosa	an Co., Ltd.),		1-26
	17 December, 1993 (17.12.93) Full text; all drawings	•	1	
-	(Family: none)		İ	
Y	JP 2001-84905 A (Dainippon I	Printing Co., I	r.t.d _	1-26
·	Koperu Denshi Kabushiki Kais	ha),	1	T-50
	30 March, 2001 (30.03.01), Full text; all drawings	•	1	
İ	(Family: none)			
Y	JP 2000-221227 A (Koperu Der	rshi Kabushiki	ļ	1-26
	Kaisha),	,		I - 20
	11 August, 2000 (11.08.00), Full text; all drawings			
	(Family: none)	•		
	•			
				•
× Furthe	er documents are listed in the continuation of Box C.	See patent family	annex.	
* Special	categories of cited documents:	"T" later document publ	ished after the inter	national filing date or
conside	ent defining the general state of the art which is not red to be of particular relevance	priority date and not understand the princ	t in conflict with the	e application but cited to
date	document but published on or after the international filing	"X" document of particu considered novel or	lar relevance; the cli cannot be considere	laimed invention cannot be ed to involve an inventive
cited to	ent which may throw doubts on priority claim(s) or which is establish the publication date of another citation or other reason (as specified)	step when the docum "Y" document of particul	nent is taken alone lar relevance: the cl	aimed invention cannot be
"O" docume means	reason (as specified) ent referring to an oral disclosure, use, exhibition or other	considered to involv combined with one of	e an inventive step or or more other such d	when the document is documents, such
"P" docume than the	ent published prior to the international filing date but later priority date claimed	combination being o document member o	bvious to a person s	skilled in the art
Date of the a	ctual completion of the international search arch, 2004 (02.03.04)	Date of mailing of the in	iternational search	n report
- -	1001, 2001 (02.00.01)	16 March,	2004 (10.0	13.04)
	ailing address of the ISA/	Authorized officer		
Japanese Patent Office		•		
Facsimile No.		Telephone No.		





International application No. PCT/JP03/15290

Category*	Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT egory* Citation of document, with indication, where appropriate, of the relevant passages				
Y	JP 2000-155149 A (OHT Inc.), 06 June, 2000 (06.06.00), Full text; all drawings & WO 01/88556 A1	Relevant to claim N			
Y	JP 5-302954 A (Matsushita Electric Industrial Co., Ltd.), 16 November, 1993 (16.11.93), Full text; all drawings (Family: none)	11,24			
Y	JP 10-206485 A (Hioki E.E. Corp.), 07 August, 1998 (07.08.98), Full text; all drawings (Family: none)	12-15,25,26			
A	JP 7-146323 A (Kabushiki Kaisha Intertec), 06 June, 1995 (06.06.95), Full text; all drawings (Family: none)	1-26			



東京都千代田区霞が関三丁目4番3号





国際出願番号 PCT/JP03/15290

国际制度報告 国际山腹番号 PCT/JP03/15290					
で (続き) . 引用文献の					
カテゴリー*	引用文献名 及び一部の箇所が関連するとき		関連する 請求の範囲の番号		
Y	JP 2000-155149 A (オ 会社) 2000.06.06,全文,全 556 A1	ー・エイチ・ティー株式 図 & WO01/88	1-26		
Y	JP 5-302954 A (松下電器) 1993.11.16,全文,全図 (フ	産業株式会社) ァミリーなし)	11, 24		
Y	JP 10-206485 A (日置電 1998.08.07,全文,全図(フ)	幾株式会社) ァミリーなし)	12-15, 25, 26		
A	JP 7-146323 A (株式会社 1995.06.06,全文,全図(フ	インターテック) ァミリーなし)	1-26		
		i			
			·		